Piny DSI po resecie są poprawnie ustawione – specyfika hardware’u

Pin LCD\_TE\_PIN konfiguruje w initcie dlatego nie musze wolac funkcji : HAL\_DSI\_MspInit(DSI\_HandleTypeDef\* hdsi)

Interfejs ma 2 linie danych…

Plus 1 zegarowa

Obliczenia częstotliwości odświeżania maks

#define BytesPerPixel 4

#define BitToByteMultiplier 8

#define DataLines 2

RefreshTime = ( ( (1/500Mhz\* BitToByteMultiplier) \* (480\*800) \* BytesPerPixel ) / DataLines

RefreshFreq = 1/ RefreshTime no mi wyszlo około 80Hz dla 5Mhz na wyjsciu DSI

Okazuje się ze zewnetrzna pamiec ram nie jest potrzebna – jakims sposobem tez to jest zamieniane automatyczne w peryferialsie ten adres na dane, trzeba dalej czytac o tym DSI żeby ogarnąć o co chodzi z adresem, a potem pewnie potwierdzenie się znajdzie w dokumentacji wyświetlacza.